



تاریخ:

شماره:

به: اداره تحصیلات تکمیلی دانشکده برق و رایانه

با سلام

نظر به درخواست مورخ ۸۹/۱۰/۱۲ جلسه دفاعیه پایان نامه کارشناسی ارشد به شرح ذیل مورد تایید اینجانب می باشد.

دانشجو علی محمدزاده رشته مهندسی برق الکترونیک کد آموزشی ۸۷۰۰۲۹۸۴۳ و کد پایان نامه ۲۱۴۴۰۱۱۹۸۸۱۰۱۰

تحت عنوان طراحی یک مبدل آنالوگ به دیجیتال زمان پیوسته سیگما دلتا در تکنولوژی CMOS در تاریخ ۸۹/۱۰/۱۹ ساعت ۸:۳۰ صبح

استاد مشاور:

استاد راهنمای: جناب آقای دکتر احمد آیت الهی

هیات داوران: - جناب آقای مهندس علی شاه حسینی

علی شاه حسینی
دکتر حمیدرضا رشیدی کعنان
مدیر گروه کارشناسی ارشد برق-الکترونیک

صور تجلیسه دفاع

با تاییدات خداوند متعال جلسه دفاع از پایان نامه کارشناسی ارشد فوق با حضور استاد راهنمای، مشاور و هیات داوران در دانشگاه آزاد اسلامی فزوین تشکیل گردید. در این جلسه، پایان نامه با موفقیت مورد دفاع قرار گرفت.

نامبره نمره (از ۱۸ نمره) به عدد ۱۷ بابت دفاع از پایان نامه دریافت نمود.

امضاء	امضاء	امضاء	امضاء
		استاد راهنمای: جناب آقای دکتر احمد آیت الهی	هیات داوران:
امضاء		- جناب آقای مهندس علی شاه حسینی	
امضاء		- جناب آقای دکتر فرزاد رضوی	

نمائنده تحصیلات تکمیلی دانشکده: سرکار خاتم مهندس زینت اسدی

نامبره نمره (از ۲ نمره) به عدد ۱ بابت ارائه مقاله دریافت نمود. (عده ۱۷)

در مجموع موفق به کسب نمره به عدد ۱۷ به حروف نفعاً تجاه - و با امتیاز - گردید.

امضاء	امضاء	امضاء
دوسرانیان مقدم	مدیر گروه: جناب آقای دکتر حمیدرضا رشیدی کعنان	امضاء
امضاء	امضاء	امضاء

معاون پژوهشی دانشگاه: جناب آقای دکتر اسماعیل مهدی زاده

رئیس دانشکده: جناب آقای دکتر میبدی